

## 1. CURSO

CS3P1. Computación Paralela y Distribuida (Obligatorio)

## 2. INFORMACIÓN GENERAL

2.1 Curso	:	CS3P1. Computación Paralela y Distribuida
2.2 Semestre	:	6 <sup>to</sup> Semestre.
2.3 Créditos	:	3
2.4 horas	:	2 HT; 2 HP;
2.5 Duración del periodo	:	16 semanas
2.6 Condición	:	Obligatorio
2.7 Modalidad de aprendizaje	:	Presencial
2.8 Prerrequisitos	:	CS2S1. Sistemas Operativos. (4 <sup>to</sup> Sem)
		CS2S1. Sistemas Operativos. (4 <sup>to</sup> Sem)

## 3. PROFESORES

Atención previa coordinación con el profesor

## 4. INTRODUCCIÓN AL CURSO

La última década ha traído un crecimiento explosivo en computación con multiprocesadores, incluyendo los procesadores de varios núcleos y centros de datos distribuidos. Como resultado, la computación paralela y distribuida se ha convertido de ser un tema ampliamente electivo para ser uno de los principales componentes en la malla estudios en ciencia de la computación de pregrado. Tanto la computación paralela como la distribuida implica la ejecución simultánea de múltiples procesos, cuyas operaciones tienen el potencial para intercalarse de manera compleja. La computación paralela y distribuida construye sobre cimientos en muchas áreas, incluyendo la comprensión de los conceptos fundamentales de los sistemas, tales como: concurrencia y ejecución en paralelo, consistencia en el estado/manipulación de la memoria, y latencia. La comunicación y la coordinación entre los procesos tiene sus cimientos en el paso de mensajes y modelos de memoria compartida de la computación y conceptos algorítmicos como atomicidad, el consenso y espera condicional. El logro de aceleración en la práctica requiere una comprensión de algoritmos paralelos, estrategias para la descomposición problema, arquitectura de sistemas, estrategias de implementación y análisis de rendimiento. Los sistemas distribuidos destacan los problemas de la seguridad y tolerancia a fallos, hacen hincapié en el mantenimiento del estado replicado e introducen problemas adicionales en el campo de las redes de computadoras.

## 5. OBJETIVOS

- Que el alumno sea capaz de crear aplicaciones paralelas de mediana complejidad aprovechando eficientemente máquinas con múltiples núcleos.
- Que el alumno sea capaz de comparar aplicaciones secuenciales y paralelas.
- Que el alumno sea capaz de convertir, cuando la situación lo amerite, aplicaciones secuenciales a paralelas de forma eficiente.

## 6. RESULTADOS DEL ESTUDIANTE

- 1) Analizar un problema computacional complejo y aplicar los principios computacionales y otras disciplinas relevantes para identificar soluciones. (**Usar**)
- 6) Aplicar la teoría de la computación y los fundamentos del desarrollo de software para producir soluciones basadas en computación. (**Usar**)

## 7. TEMAS

**Unidad 1: Bases teóricas de la Computación Paralela y Distribuida (24)****Resultados esperados: 1,6**

Temas	Objetivos de Aprendizaje
<ul style="list-style-type: none"><li>• ¿Porqué y para qué Computación paralela y Distribuida?</li><li>• Procesadores mutlinúcleo.</li><li>• Memoria compartida vs memoria distribuida.</li><li>• Multiprocesamiento simétrico.</li><li>• SIMD, procesamiento de vectores.</li><li>• GPU, coprocesamiento.</li><li>• Taxonomía de Flynn.</li><li>• Problemas de Memoria:<ul style="list-style-type: none"><li>– Caches multiprocesador y coherencia de cache</li><li>– Acceso a Memoria no uniforme (NUMA)</li></ul></li><li>• Topologías.<ul style="list-style-type: none"><li>– Interconecciones</li><li>– Clusters</li><li>– Compartir recursos (p.e., buses e interconexiones)</li></ul></li><li>• La ley de Amdahl: la parte de la computación que no se puede acelerar limita el efecto de las partes que si pueden.</li></ul>	<ul style="list-style-type: none"><li>• Distinguir el uso de recursos computacionales para una respuesta mas rápida para administrar el acceso eficiente a un recurso compartido [Familiarizarse]</li><li>• Explicar las diferencias entre memoria distribuida y memoria compartida [Evaluar]</li><li>• Describir la arquitectura SMP y observar sus principales características [Evaluar]</li><li>• Distinguir los tipos de tareas que son adecuadas para máquinas SIMD [Usar]</li><li>• Describir las ventajas y limitaciones de GPUs vs CPUs [Usar]</li><li>• Explicar las características de cada clasificación en la taxonomía de Flynn [Usar]</li><li>• Describir los desafíos para mantener la coherencia de la caché [Familiarizarse]</li><li>• Describir los desafíos clave del desempeño en diferentes memorias y topologías de sistemas distribuidos [Familiarizarse]</li><li>• Usar herramientas de software para perfilar y medir el desempeño de un programa</li></ul>
<b>Lecturas :</b> [Pac11], [Schmidt], [KH13]	

Unidad 2: Sistemas distribuidos (20)	
Resultados esperados: 1,6	
Temas	Objetivos de Aprendizaje
<ul style="list-style-type: none"> <li>• Fallos: <ul style="list-style-type: none"> <li>– Fallos basados en red (incluyendo particiones) y fallos basados en nodos</li> <li>– Impacto en garantías a nivel de sistema (p.e., disponibilidad)</li> </ul> </li> <li>• Envío de mensajes distribuido: <ul style="list-style-type: none"> <li>– Conversión y transmisión de datos</li> <li>– Sockets</li> <li>– Secuenciamiento de mensajes</li> <li>– Almacenando <i>Buffering</i>, reenviando y desechando mensajes</li> </ul> </li> <li>• Compensaciones de diseño para Sistemas Distribuidos: <ul style="list-style-type: none"> <li>– Latencia versus rendimiento</li> <li>– Consistencia, disponibilidad, tolerancia de particiones</li> </ul> </li> <li>• Diseño de Servicio Distribuido: <ul style="list-style-type: none"> <li>– Protocolos y servicios Stateful versus stateless</li> <li>– Diseños de Sesión (basados en la conexión)</li> <li>– Diseños reactivos (provocados por E/S) y diseños de múltiples hilos</li> </ul> </li> <li>• Algoritmos de Distribución de Núcleos: <ul style="list-style-type: none"> <li>– Elección, descubrimiento</li> </ul> </li> </ul>	<ul style="list-style-type: none"> <li>• Distinguir las fallas de red de otros tipos de fallas [Familiarizarse]</li> <li>• Explicar por qué estructuras de sincronización como cerraduras simples (<i>locks</i>) no son útiles en la presencia de fallas distribuidas [Familiarizarse]</li> <li>• Escribir un programa que realiza cualquier proceso de <i>marshalling</i> requerido y la conversión en unidades de mensajes, tales como paquetes, para comunicar datos importantes entre dos <i>hosts</i> [Usar]</li> <li>• Medir el rendimiento observado y la latencia de la respuesta a través de los <i>hosts</i> en una red dada [Usar]</li> <li>• Explicar por qué un sistema distribuido no puede ser simultáneamente Consistente (<i>Consistent</i>), Disponible (<i>Available</i>) y Tolerante a fallas (<i>Partition tolerant</i>). [Familiarizarse]</li> </ul>
Lecturas : [Pac11], [Schmidt]	

Unidad 3: Comunicación y coordinación (24)	
Resultados esperados: 1,6	
Temas	Objetivos de Aprendizaje
<ul style="list-style-type: none"> <li>• Memoria Compartida.</li> <li>• La consistencia, y su papel en los lenguaje de programación garantías para los programas de carrera libre.</li> <li>• Pasos de Mensaje: <ul style="list-style-type: none"> <li>– Mensajes Punto a Punto versus multicast (o basados en eventos)</li> <li>– Estilos para enviar y recibir mensajes Blocking vs non-blocking</li> <li>– Buffering de mensajes</li> </ul> </li> <li>• Atomicidad: <ul style="list-style-type: none"> <li>– Especificar y probar atomicidad y requerimientos de seguridad</li> <li>– Granularidad de accesos atómicos y actualizaciones, y uso de estructuras como secciones críticas o transacciones para describirlas</li> <li>– Exclusión mutua usando bloques, semáforos, monitores o estructuras relacionadas <ul style="list-style-type: none"> <li>* Potencial para fallas y bloqueos (<i>deadlock</i>) (causas, condiciones, prevención)</li> </ul> </li> <li>– Composición <ul style="list-style-type: none"> <li>* Componiendo acciones atómicas granulares más grandes usando sincronización</li> <li>* Transacciones, incluyendo enfoques optimistas y conservadores</li> </ul> </li> </ul> </li> <li>• Consensos: <ul style="list-style-type: none"> <li>– (Ciclicos) barreras, contadores y estructuras relacionadas</li> </ul> </li> <li>• Acciones condicionales: <ul style="list-style-type: none"> <li>– Espera condicional (p.e., empleando variables de condición)</li> </ul> </li> <li>• Caminos críticos, el trabajo y la duración y la relación con la ley de Amdahl.</li> <li>• Aceleración y escalabilidad.</li> <li>• Productor-consumidor y algoritmos paralelos segmentados.</li> <li>• Ejemplos de algoritmos paralelos no-escalables.</li> </ul>	<ul style="list-style-type: none"> <li>• Usar exclusión mútua para evitar una condición de carrera [Usar]</li> <li>• Dar un ejemplo de una ordenación de accesos entre actividades concurrentes (por ejemplo, un programa con condición de carrera) que no son secuencialmente consistentes [Familiarizarse]</li> <li>• Dar un ejemplo de un escenario en el que el bloqueo de mensajes enviados pueden dar <i>deadlock</i> [Usar]</li> <li>• Explicar cuándo y por qué mensajes de multidifusión (<i>multicast</i>) o basado en eventos puede ser preferible a otras alternativas [Familiarizarse]</li> <li>• Escribir un programa que termine correctamente cuando todo el conjunto de procesos concurrentes hayan sido completados [Usar]</li> <li>• Dar un ejemplo de un escenario en el que un intento optimista de actualización puede nunca completarse [Familiarizarse]</li> <li>• Usar semaforos o variables de condición para bloquear hebras hasta una necesaria precondition de mantenga [Usar]</li> <li>• Definir: camino crítico, trabajo y <i>span</i> [Familiarizarse]</li> <li>• Calcular el trabajo y el <i>span</i> y determinar el camino crítico con respecto a un diagrama de ejecución paralela. [Usar]</li> <li>• Proporcionar un ejemplo de un problema que se corresponda con el paradigma productor-consumidor [Usar]</li> <li>• Dar ejemplos de problemas donde el uso de <i>pipelining</i> sería un medio eficaz para la paralelización [Usar]</li> <li>• Implementar un algoritmo de matriz paralela [Usar]</li> <li>• Identificar los problemas que surgen en los algoritmos del tipo productor-consumidor y los mecanismos que pueden utilizarse para superar dichos problemas [Usar]</li> </ul>
Lecturas : [Pac11], [Schmidt]	

Unidad 4: Programación para el Procesamiento Masivamente Paralelo (20)	
Resultados esperados: 1,6	
Temas	Objetivos de Aprendizaje
<ul style="list-style-type: none"> <li>• GPU, coprocesamiento.</li> <li>• SIMD, procesamiento de vectores.</li> <li>• Gestión dinámica de memoria, aproximaciones y técnicas: malloc/free, garbage collection (mark-sweep, copia, referencia), regiones (también conocidas como arenas o zonas)</li> <li>• Programación y contención.</li> <li>• Consumo de energía y gestión.</li> </ul>	<ul style="list-style-type: none"> <li>• Explicar las características de cada clasificación en la taxonomía de Flynn [Usar]</li> <li>• Describir las ventajas y limitaciones de GPUs vs CPUs [Usar]</li> <li>• Comparar los beneficios de diferentes esquemas de administración de memoria, usando conceptos tales como, fragmentación, localidad, y sobrecarga de memoria [Usar]</li> <li>• Describir como la distribución/disposición de datos puede afectar a los costos de comunicación de un algoritmo [Familiarizarse]</li> <li>• Explicar el impacto en el desempeño de la localidad de datos [Familiarizarse]</li> <li>• Explicar el impacto y los puntos de equilibrio relacionados al uso de energía en el desempeño paralelo [Familiarizarse]</li> </ul>
Lecturas : [Schmidt], [KH13]	

## 8. PLAN DE TRABAJO

### 8.1 Metodología

Se fomenta la participación individual y en equipo para exponer sus ideas, motivándolos con puntos adicionales en las diferentes etapas de la evaluación del curso.

### 8.2 Sesiones Teóricas

Las sesiones de teoría se llevan a cabo en clases magistrales donde se realizarán actividades que propicien un aprendizaje activo, con dinámicas que permitan a los estudiantes interiorizar los conceptos.

### 8.3 Sesiones Prácticas

Las sesiones prácticas se llevan en clase donde se desarrollan una serie de ejercicios y/o conceptos prácticos mediante planteamiento de problemas, la resolución de problemas, ejercicios puntuales y/o en contextos aplicativos.

## 9. SISTEMA DE EVALUACIÓN

\*\*\*\*\* EVALUATION MISSING \*\*\*\*\*

## 10. BIBLIOGRAFÍA BÁSICA

- [KH13] David B. Kirk and Wen-mei W. Hwu. *Programming Massively Parallel Processors: A Hands-on Approach*. 2nd. Morgan Kaufmann, 2013. ISBN: 978-0-12-415992-1.
- [Pac11] Peter S. Pacheco. *An Introduction to Parallel Programming*. 1st. Morgan Kaufmann, 2011. ISBN: 978-0-12-374260-5.